

第31回パルテノン研究会 開催のお知らせ

—研究発表・講演会のご案内—

拝啓 皆様方におかれましては、時下益々ご清祥のこととお慶び申し上げます。日頃は、当研究会活動に対し一方向ならぬご支援とご高配を賜り厚く御礼申し上げます。パルテノン研究会は、わが国（NTT）で開発されたハードウェア記述言語SFLと高位論理合成システム『PARTHENON』の更なる普及と、新たな利用方法等を調査・研究し、広く国際的な学術研究のレベルを向上させる目的で1992年に設立され、その後毎年2回の研究会を開催してきました。お蔭様で、今回第31回目のパルテノン研究会を開催する運びとなりました。ご多忙のところとは存じますが、皆様方に多数ご参加いただき、活発な研究討論や交流の場としていただきたく、ご案内申し上げます。

敬具

☆☆ 開催要項 ☆☆

★ 開催日程 平成19年12月21日(金)～22日(土)

★ 開催場所 ブリヂストン奥多摩園
(〒198-0171 東京都青梅市二俣尾1-264)

★ 参加費

◇ 非会員	20,000円
◇ 会員	15,000円
◇ 学生	12,000円

* 上記費用は、資料集代および初日研究会後の懇親会費用・第2日目昼食「お弁当」代を含みます。

* 一度納入された参加費は、返却致しかねますのでご丁承ください。

★ 主催 特定非営利活動法人 パルテノン研究会

☆☆ 参加申込要領 ☆☆

★ 申込方法

参加申込用紙に必要事項をご記入の上、下記の申込先へ E-Mail 又は FAX にて事務局宛にお申込み下さい。(参加証は発行しません)
E-Mail での申し込みの場合には、参加申込書の項目に沿ってご記入下さい。

★ 申込先（お問い合わせ先）

パルテノン研究会事務局（担当：中井義博）
〒198-0082 東京都青梅市仲町 295 りそな銀行青梅プラザ3階
Phone 0428-78-2350
Fax 0428-78-2351
E-mail parthenon.office@easter.kuee.kyoto-u.ac.jp

★ 参加費のお支払い

下記の銀行口座へお振り込み下さい。
銀行名：三井住友銀行
支店名：荏原^{えぼら}支店(店番号 238)
口座番号：(普通)708627
口座名：パルテノン研究会
※なお、振込み手数料はご負担下さいます様にお願いいたします。
※領収書等が必要な方は参加申込書にその旨をご記入下さい。

★ 参加申込締切

平成 19 年 12 月 10 日(月)

.....

☆☆ 参加申込用紙 ☆☆

9.	ご芳名：	
10.	所属：	
11.	役職：	
12.	ご連絡先電話番号：	
13.	ご連絡先 E-mail アドレス：	
14.	参加費：	
15.	払込み予定日：	
16.	請求書、領収書の必要有無：	

以上の通り申し込みます。

☆ 4 のご連絡先電話番号は、複数名同時に申し込まれる場合、申込代表者の方のみお知らせいただければ結構です。

☆ E-mail: parthenon.office@easter.kuee.kyoto-u.ac.jp

☆ Fax: 0428-78-2351

☆☆プログラム☆☆

日程	時間	種別	内容
12/21 (金)	13:20~13:30	開会	パルテノン研究会運営委員長／中村行宏（立命館大学）
	13:30~14:10	発表① (Q & A)	モデルベース開発を適用するためのモデルコンパイラの開発 並木 滋, 清水尚彦（東海大学）
		休憩	
	14:20~15:30	招待講演	Verilog、高級言語の混載シミュレータの開発 荻 猛 様（ピクセラ株式会社 ソフトウェア開発本部）
		休憩	
	15:50~17:00	招待講演	L S I 設計のトレンドと I B E X ビジネスモデル/コーデック技術 森田 年一 様（I B E X テクノロジー株式会社 技術本部）
		休憩	宿泊チェックイン
	18:00~20:00	懇親会	
12/22 (土)	9:00~9:20	報告	第 13 回 ASIC デザインコンテストのアナウンス 審査委員長／名古屋彰（岡山大学）
	9:20~10:30	事例報告 (Q & A)	CPU 開発への UML を用いた MDD の適用 大槻博之、並木滋、塩沢紀洋、松永健人、清水尚彦（東海大学）
			組み込み教材「時計」の開発 金子裕次朗 田村淳 中島隆仁 木下修平 清水尚彦（東海大学）
			Parthenon による設計事例と SFL 記述に関するトピック 古屋 清（中央大学）
		休憩	
	10:40~11:20	発表② (Q & A)	プロセッサとしても利用可能な ALU ベース動的再構成デバイス 神山真一、廣本正之、越智裕之（京都大学） 中村行宏（立命館大学）
	11:20~12:00	発表③ (Q & A)	実時間組織弾性イメージングのための複合自己相関法の FPGA 実装 大和田大輔、奥山祐市、黒田研一（会津大学）
		昼食休憩	
	13:00~13:40	発表④ (Q & A)	FPGA Computing System 上への資源共有機能の実装 御正和哉、松本健太、奥山祐市、北道淳司、黒田研一、濱田剛 （会津大学）
	13:40~14:20	発表⑤ (Q & A)	ディペンダブル VLSI システム設計のための耐故障性評価環境 今川隆司、廣本正之、神山真一、越智裕之（京都大学） 中村行宏（立命館大学）
14:20~	閉会		

☆☆ 会場のご案内 ☆☆

★ ブリヂストン奥多摩園

東京都青梅市二俣尾 1 - 2 6 4

Tel 0428-78-8231



交通のご案内

JR 青梅線；石神前駅より徒歩 3 分

(JR 中央線 立川駅乗換え／青梅線 青梅駅乗継「奥多摩」行き)

(注) 石神前駅近辺には食事が可能な商店等はありません。
お買い物には途中の立川駅・青梅駅が便利です。

