

第26回パルテノン研究会 開催のお知らせ

—研究発表・講演会のご案内—

拝啓 皆様方におかれましては、時下益々ご清祥のこととお慶び申し上げます。日頃は、当研究会活動に対し一方ならぬご支援とご高配を賜り厚く御礼申し上げます。パルテノン研究会は、わが国（NTT）で開発されたハードウェア記述言語SFLと高位論理合成システム『PARTHENON』の更なる普及と、新たな利用方法等を調査・研究し、広く国際的な学術研究のレベルを向上させる目的で1992年に設立され、その後毎年2回の研究会を開催してきました。お蔭様で、今回第26回目のパルテノン研究会を開催する運びとなりました。ご多忙のところとは存じますが、皆様方に多数ご参加いただき、活発な研究討論や交流の場としていただきたく、ご案内申し上げます。

敬具

☆☆ 開催要項 ☆☆

★開催日程 平成17年5月27日(金)～28日(土)

★開催場所 中央大学理工学部 後楽園キャンパス
3号館6階 3609号室（情報工学科ゼミ室）
（〒112-8551 東京都文京区春日1-13-27）

★参加費

◇非会員	20,000円
◇会員	10,000円
◇学生	8,000円

*上記費用は、資料集代および初日研究会後の懇親会費用を含みます。
*一度納入された参加費は、返却致しかねますのでご丁ください。

★主催 特定非営利活動法人 パルテノン研究会

☆☆参加申込要領☆☆

★申込方法

参加申込用紙に必要事項をご記入の上、下記の申込先へ E-Mail 又は FAX にて事務局宛にお申込み下さい。(参加証は発行しません)
E-Mail での申し込みの場合には、参加申込書の項目に沿ってご記入下さい。

★申込先（お問い合わせ先）

パルテノン研究会事務局（担当：佐藤祥子）
〒198-0045 東京都青梅市仲町 319MAC 青梅コートⅡ 402
Phone: 0428-24-8524
Fax: 0428-24-7905
E-mail: parthenon.office@easter.kuee.kyoto-u.ac.jp

★参加費のお支払い

下記の銀行口座へお振り込み下さい。
銀行名：三井住友銀行
支店名：荏原支店(店番号 238)
口座番号：(普通)708627
口座名：パルテノン研究会

※なお、振込み手数料はご負担下さいます様にお願いいたします。
※領紋書等が必要な方は参加申込書にその旨をご記入下さい。

★参加申込締切

平成 17 年 5 月 21 日(土)

.....

☆☆参加申込用紙☆☆

1.	ご芳名：	
2.	所属：	
3.	役職：	
4.	ご連絡先電話番号：	
5.	ご連絡先 E-mail アドレス：	
6.	参加費：	
7.	払込み予定日：	
8.	請求書、領収書の必要有無：	

以上の通り申し込みます。

☆ 4 のご連絡先電話番号は、複数名同時に申し込まれる場合、申込代表者の方のみお知らせいただければ結構です。

☆E-mail: parthenon.office@easter.kuee.kyoto-u.ac.jp
☆Fax: 0428-24-7905

☆☆プログラム☆☆

日程	時間	種別	内容
5/27 (金)	13:20-13:30	開会	開会挨拶 パルテノン研究会 運営委員長 中村行宏
	13:30-14:10	一般講演1	システム LSI 開発に向けた SFL 言語拡張と処理系の構築 清水尚彦 (IP ARCH, Inc., 東海大学)
	14:30-16:00	招待講演1	システムユーザから見た Structured ASIC 佐藤幸一 (コニカミルタテクノロジーセンター(株)システム技術研究所アーキテクチャ開発室長)
		休憩	
	16:10-17:40	招待講演2	A Technology-Scalable Matrix Processor for Data Parallel Applications Stanislav G. Sedukhin (会津大学コンピュータ理工学部教授)
		休憩	
	18:00-20:00	懇親会	
5/28 (土)	9:30-9:40	コンテスト 総評	第 10 回 ASIC デザインコンテスト総評 ASIC デザインコンテスト審査委員長 中村行宏
	9:40-10:10	コンテスト 作品1	SFL 開発環境による VAX11 命令互換 32ビットプロセッサ XaVeSIN 近藤信行 (東海大学)
	10:10-10:40	コンテスト 作品2	高速 JPEG2000 エントロピ復号器 菅野裕揮, 廣瀬元紀 (京都大学)
		休憩	
	10:50-11:30	一般講演2	初学者によるペイントツールハードウェアの開発とその教育的効果 木下修平, 並木滋, 堀口雅晴, 清水尚彦 (東海大学)
	11:30-12:10	一般講演3	リアルタイムシステムの形式的検証を目的とした実数差分論理 (Real number Difference Logic)のためのアルゴリズムの実装方法 中嶋純一, 本田充宏, 北道淳司 (会津大学)
		休憩	
	13:30-14:10	一般講演4	Hopfield 型ニューラルネットワークにおけるニューロンの状態更新並列度の 周期的切替方式の提案 倉田圭吾, 森田裕之, 横張和也, 奥山祐市, 北道淳司, 黒田研一 (会津大学)
	14:10-14:50	一般講演5	動的再構成可能デバイスにおける多重化に基づく自律修復セルの設計 中原健太郎, 越智直紀, 神山真一 (京都大学) 泉知論 (立命館大学) 越智裕之, 中村行宏 (京都大学)
		休憩	
	15:00-15:40	一般講演6	コンフィギュラブルマルチプロセッサに適した組込み RISC コア 三木拓司, 杉浦弘亮, 松本祐樹, 西村功, 小林正嗣, 山内寛紀 (立命館大学)
	15:40-16:20	一般講演7	FPGA を用いた科学技術計算向け浮動小数点算術演算器の設計 吉見真聡, 長名保範, 岩岡洋 (慶應義塾大学) 柴田裕一郎, 岩永直樹 (長崎大学) 天野英晴 (慶應義塾大学)
16:20-16:30	閉会		

☆☆会場のご案内☆☆

★ 中央大学理工学部 後楽園キャンパス
研究会：3号館6階 3609号室（情報工学科ゼミ室）
懇親会：5号館地下 学生食堂



〒112-8551 東京都文京区春日 1-13-27

中央大学理工学部 <http://www.fse.chuo-u.ac.jp/index-j.html>の

アクセスマップ：http://www.fse.chuo-u.ac.jp/guide/20_guid.html

キャンパスマップ：http://www.chuo-u.ac.jp/chuo-u/access/k_map.html

- ・ 地下鉄丸ノ内線・南北線『後楽園駅』下車 徒歩5分
 - ・ 都営地下鉄三田線・大江戸線『春日駅』下車 徒歩7分
 - ・ JR総武線『水道橋駅』下車 東京ドームの脇を通るルートで徒歩15分～20分
- ☆ 東京駅からは丸の内線で約15分。
☆ 後楽園駅からは改札を出たら左方向へ（東京ドームと反対側）。公園内を歩いて国道 R254（川越街道 - 春日通り）に出る。正面に“中央大学理工学部”の文字が見える。（その建物は6号館）。ゆるい坂（富坂）を2、3分登る。