

# PARTHENON 講習会

## PARTHENON 講習会

### LSI 設計セミナーのご案内

ハードウェア記述言語(HDL)と自動論理合成システムを用いた論理設計手法は、今や欠かせないものになっています。NTTの研究所で開発された SFL / PARTHENON (パルテノン) は、このような自動合成技術の黎明期にいち早く登場した画期的なLSI設計システムです。その研究開発に対して、1992年に大河内記念技術賞、1994年には科学技術庁長官賞、さらに2000年には電子情報通信学会業績賞が、それぞれ与えられています。

特に、ハードウェア記述言語SFLは、他のHDLと比べてより高度な抽象性と、人間にとって理解が容易な意味モデルを備えており、問題の本質のみに設計者を専念させることを可能にします。SFLのこの記述性の良さは教育の現場においてはもちろん、実用LSIの開発においても高く評価できるものであります。

パルテノン研究会は、この SFL / PARTHENONに関する情報を交換、共有する場として1992年に設立された学術団体であり、この技術をより多くの皆様に御理解いただくために、毎年、PARTHENON講習会を主催しております。

今回で第10回を迎える本講習会は、SFL / PARTHENON を効率的に学習していただくための絶好の機会となっております。皆様の御参加をぜひ御検討いただきたく、御案内いたします。

## 第 10 回 PARTHENON 講習会

### ☆講習内容

- ◇ PARTHENON の概要、基礎演習
- ◇ PARTHENON を利用した設計事例演習
- ◇ PARTHENON の理解を深めるための講演

☆講習期日 : 2002 年 8 月 27 日(火)13:00～29 日(木)14:30

☆会 場 : 福島県立 会津大学

主 催 ; (財)青梅佐藤財団 パルテノン研究会

共 催 ; (社)電子情報通信学会 東北支部

協 力 ; 福島県立 会津大学

日本電信電話株式会社

## カリキュラム

月日	時間	種別	内 容
第一日 8月27日 (火)	13:00 ~ 13:10	開 会	実行委員長挨拶 (パルテノン研究会幹事/会津大学 教授 黒田研一)
	13:10 ~ 14:30	講 演	<b>PARTHENON の概要</b> 講師;名古屋 彰/NTT 未来ねっと研究所 主幹研究員
	14:30 ~ 17:00	演 習	<b>PARTHENON 基礎演習 - 1</b> 講師;中根良樹、奥山祐市、永見康一 /NTT 未来ねっと研究所
第二日 8月28日 (水)	09:30 ~ 11:00	演 習	<b>PARTHENON 基礎演習 - 2</b> 講師;中根良樹、奥山祐市、永見康一 /NTT 未来ねっと研究所
	11:00 ~ 12:00	講 演	<b>Windows 版 SECONDS を用いた設計</b> 講師;塩澤恒道/NTT 未来ねっと研究所 主任研究員
	12:00 ~ 13:00	昼食	
	13:00 ~ 14:00	講 演	<b>PARTHENON 合成系における回路の最適化</b> 講師;塩澤恒道/NTT 未来ねっと研究所 主任研究員
	14:00 ~ 17:00	演 習	<b>16Bit RISC CPU 設計演習 - 1</b> 講師;清水尚彦/東海大学電子情報学部 助教授
	17:30 ~ 19:30		懇親会 (会津大学内)
第三日 8月29日 (木)	09:30 ~ 11:00	演 習	<b>16bit RISC CPU の設計演習 - 2</b> 講師;清水尚彦/東海大学電子情報学部 助教授
	11:00 ~ 12:00	講 演	フリーソフトによる構造化論理設計 講師;清水尚彦/東海大学電子情報学部 助教授
	12:00 ~ 13:00	昼食	
	13:00 ~ 14:30	特別 講演	<b>JAVA によるプロセッサ・モデリング</b> 講師;嶋 正利/会津大学コンピュータ理工学部 教授
	14:30 ~ 14:40	閉 会	閉会の挨拶

\* 本カリキュラムは都合により多少変更する事がありますのでご了承ください

\* 途中休憩は講習進行に沿って適宜とります

【PARTHENON ホームページも参考にして下さい】

<http://www.kecl.ntt.co.jp/parthenon/>

## 受講申込要領

### 受講料

学 生 : 「無料」  
(別途テキスト代 2,000 円をご負担ください)  
パルテノン研究会会員 : 4,000 円  
一 般・非会員 : 8,000 円  
(受講料には懇親会費を含みます。本講習会は電子情報通信学会  
東北支部からの助成を受けています)

定員 : 50 名

申込締切 : 平成 14 年 8 月 19 日 (月)  
但し、定員になり次第締切らせていただきます

申込方法 E-Mail、FAX 又は郵送で下記宛てに 申し込んでください  
(尚、欠席されても受講料はお返ししません)

〒198-8501 東京都青梅市東青梅 1 - 167 - 1 (日本ケミコン(株)内)  
パルテノン研究会事務局  
TEL (0428 - 24 - 8524) FAX (0428 - 24 - 7905)  
E-Mail parteken@mail.goo.ne.jp

支払方法 講習料 (学生はテキスト代のみ) は、下記の銀行口座に受  
講前に振込んでください (振込み手数料をご負担下さい)

銀行名 : 三井住友銀行 荏原支店 (店番号 238)  
口座 : (普通) 708627  
口座名 : パルテノン研究会

\* 参加証は発行しません テキストを 8 月中旬にお送りします

### 《《《 受講対象者 》》》

高等教育機関 (大学、工業高等専門学校) の職員、学生および大学院生  
民間および公立研究機関の研究者

民間企業の技術者

但し、受講者は下記の知識を有する事とさせていただきます

- 、論理回路設計に関する基礎知識
- 、UNIX ライクの OS の基本的な操作方法
- 、テキストエディタ (Emacs、vi 等) の操作方法

## 会場のご案内

会 場：会津大学

所在地：福島県会津若松市一箕町鶴賀

交 通： JR 東北新幹線 / 郡山駅乗り換え  
磐越西線、会津若松駅(所要時間 約 70 分) / バス 6 分  
福島空港\* / バス、郡山駅 (約 40 分) / 乗り換え  
磐越西線、会津若松駅(所要時間 約 70 分) / バス 6 分

\* 札幌、名古屋、大阪、福岡、沖縄との便があります

ご参考；

[http://www.u-aizu.ac.jp/clerk/ao/pd/cl-linkage/location/lg00\\_jp.htm](http://www.u-aizu.ac.jp/clerk/ao/pd/cl-linkage/location/lg00_jp.htm)

宿 泊 (ご参考)

各自で予約、手配して下さい



### バス時刻表

会津若松駅発	会津大学前着
8:25	8:31
8:55	9:06
9:25	9:31
9:55	10:01
10:25	10:31
10:55	11:01
11:25	11:31
11:55	12:01
12:25	12:31
12:55	13:01
13:25	13:31
会津大学前発	会津若松駅着
14:45	14:55
15:15	15:25
15:45	15:55
16:15	16:25
16:45	16:55
17:15	17:25
17:45	17:55
18:15	18:25
18:45	18:55
20:20	20:30

お問い合わせ先

パルテノン研究会事務局

〒198-8501 東京都青梅市東青梅1丁目167-1 (日本ケミコン(株)内)

Phone : 0428-24-8524

Fax : 0428-24-7905

parteken@mail.goo.ne.jp